Berufsmaturitätsarbeit 2019-2020

Hardware-Neuron

Tendai Rondof / Malik Schneider







Inhalt

[Vorwort 4](#_Toc30524418)

[Tendai 4](#_Toc30524419)

[Malik 4](#_Toc30524420)

[Danksagungen 4](#_Toc30524421)

[Abstract 4](#_Toc30524422)

[Einleitung 4](#_Toc30524423)

[Hauptteil 5](#_Toc30524424)

[Theorie 5](#_Toc30524425)

[Grundlage der Problematik 5](#_Toc30524426)

[Bedingungen/Einschränkungen 5](#_Toc30524427)

[Typ des Perceptrons (Vorteile gegenüber anderen Methoden) 5](#_Toc30524428)

[Mathematischer Ansatz vorwärts Rechnung 5](#_Toc30524429)

[Fehlerberechnung 6](#_Toc30524430)

[Problematik von Theorie und Praxis 7](#_Toc30524431)

[Adaption von der Theorie zur Machbarkeit 7](#_Toc30524432)

[Neue Bedingungen und Nachteile 7](#_Toc30524433)

[Schema Blockschaltbild 7](#_Toc30524434)

[Detailiertes Gesamtschema von EAGLE 8](#_Toc30524435)

[Erklärung der Funktion 9](#_Toc30524436)

[Ganzes Neuron 9](#_Toc30524437)

[Input 9](#_Toc30524438)

[DeltaApply 10](#_Toc30524439)

[Core 10](#_Toc30524440)

[Activation 11](#_Toc30524441)

[Vergleicher OPV 11](#_Toc30524442)

[DeltaCalc 12](#_Toc30524443)

[Layout/Bestückungsplan von EAGLE 13](#_Toc30524444)

[Stückliste 14](#_Toc30524445)

[Messungen 15](#_Toc30524446)

[Blockschaltbild des Versuchsaufbaus 15](#_Toc30524447)

[Benutzeranleitung 15](#_Toc30524448)

[Abkürzungsverzeichnis 15](#_Toc30524449)

# Vorwort

Seit einiger Zeit boomt das Interesse an künstlichen Intelligenzen und neue Ideen, wie sie umgesetzt werden können, sind hochgefragt. Wir erwarten nicht dass wir mit einem Analogen Neuron das Rad neu erfinden, jedoch gelingt es uns einen Weg zu beschreiten der bis jetzt noch niemand gedacht hat.

## Tendai

Ich habe dieses Thema ausgewählt, weil Künstliche Intelligenzen mich seit Jahren interessieren. Durch dieses Projekt kann ich den Wunsch ein Neuron auf Hardwarebasis zu erstellen, endlich erfüllen.

## Malik

Ich habe das Thema gewählt, weil darin zwei meiner grössten Interessensgebiete vereinigt sind: Die Elektronik und die Neurowissenschaft. Vor allem bei letzterem kann ich hiermit mein Wissen erweitern und vertiefen. In der Elektronik kann ich vor allem mein bereits bestehendes Wissen anwenden und trainieren, was meinem späteren Berufsleben ein wenig zu gute kommen könnte.

## Danksagungen

Wir möchten unserem Abteilungsleiter, Oliver Schneider, in der MSW danken, welcher uns erlaubte an den Wochenenden in der MSW an unserer BMA zu arbeiten. Ohne seine Hilfe hätten wir unser Produkt sicher nicht rechtzeitig beenden können.

Daniel Büchler, Abteilungsleiter für die ersten beiden Lehrjahre der Elektroniker in der MSW hat uns freundlicherweise den Fräsbohrplotter zu Verfügung gestellt. Dieser Umstand hat unsere Arbeit ungeheuer beschleunigt.

# Abstract

# Einleitung

Das Ziel unserer BMA ist es, den Vorgang des Lernens mit greifbaren elektrischen Bauteilen zu simulieren. Dieser Aspekt allein hat schon eine gewisse Faszination an sich. Unter Machine-Learning versteht man etwas extrem Komplexes, was sich auf Softwareebene abspielt. Für eine Künstliche Intelligenz sind riesige Mengen an Daten Nötig um ihr etwas beizubringen. Aber wie so vieles, lässt sich auch eine Intelligenz, ob sie jetzt künstlich ist oder nicht, herunterbrechen auf ihre Elementarsten Teile. Beim Menschen sind es die Neuronen, bei der Maschine elektrische Schaltkreise. Unser Produkt ist ein wenig von beidem. Denn wir simulieren das menschliche Neuron mit einer Elektrischen Schaltung.

Aufgrund unseres Lehrberufs, Elektroniker, setzten wir den Fokus auf die Funktionalität und nicht auf Biologische Richtigkeit. Das bedeutet, dass wir versuchten die chemischen Prozesse elektronisch zu imitieren. Es fielen zwar viele der Biologischen Aspekte eines Neurons weg, jedoch bleibt der Kern des ganzen schlussendlich bestehen: das Lernen.

Um die Printplatte herzustellen, auf welcher wir unsere Schaltung aufgebaut haben, verwendeten wir den MSW-Internen Fräsbohrplotter, welcher uns die ersten Prototypen in höchstgeschwindigkeit zur Verfügung stellen konnte.

Die Frage die wir uns mit dieser BMA beantworten wollen lautet:

Wie ist es möglich ein Neuron (Nervenzelle) mittels Elektronischen teilen zu realisieren und kann damit ein selbstlernendes Netzwerk (“Neuronales Netzwerk”) erstellt werden?

Um diese Frage dreht sich die ganze Arbeit unserer BMA. Darum auch der Name Hardware-Neuron. Unser Endprodukt wird Ausschlisslich aus Elektronischer Hardware bestehen. Mit unserem Endprodukt werden wir uns den ersten Teil der Frage also selbst beantworten.

Zu Beginn des Hauptteils wird das Konzept zur Lösung des Problems in all ihren Details und mathematischen Formeln erklärt erklärt. Danach wird die Schaltung erklärt die wir erstellt haben und nach den zuvor erläuterten Funktionen Arbeitet. Darauf folgen das Design des Prints auf EAGLE und die Auflistung der Bauteile welche auf den Print gehören.

# Hauptteil

# Theorie

## Grundlage der Problematik

Es soll eine Schaltung erstellt werden, die Mathematischen Berechnungen eines Perceptron imitiert. Dadurch kann eine lernende Schaltung entwickelt werden die Dynamische bzw. lernende Schaltkreise ermöglichen. Zudem wird die Rechenzeit für ein Perceptron reduziert.

Als lernen ist zu verstehen, dass die Schaltung berechnet, wie sie welche Eingänge verarbeiten soll. Das passiert indem der Nutzer Daten am Eingang Daten anlegt und gleichzeitig einen Sollwert für den Ausgang definiert. Mit der Zeit lernt also die Schaltung, wie sie die Eingangsdaten verarbeiten soll und wie sie darauf reagieren soll.

## Test Bedingungen

Damit das Folgende auch gut verstanden werden kann eine kurze Erklärung zu den Fachbegriffen. In der Elektronik bzw. Digitaltechnik wird mit dem Binären Zahlensystem gearbeitet, diese Zahlen werden aus Einsen und Nullen gebildet.

Bsp.:

0001 entspricht im Dezimalsystem der Zahl 1.

0010 entspricht der Zahl 2.

0011 entspricht der Zahl 3.

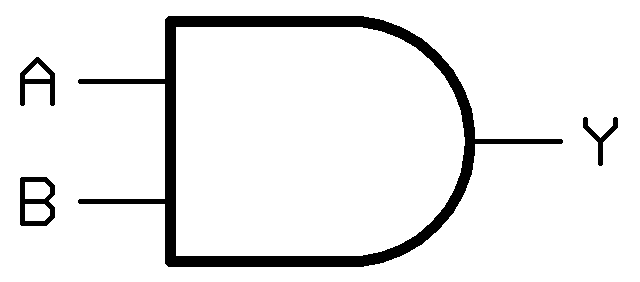
0100 entspricht der Zahl 4.

Usw.

In der Praxis entspricht die 1 einer Spannung von 5 Volt (auch «High» genannt) und die 0 einer Spannung von 0V (auch «Low» genannt).

Um diese Informationen in der Elementarsten weise zu verarbeiten werden Drei Grundgatter verwendet:

AND:

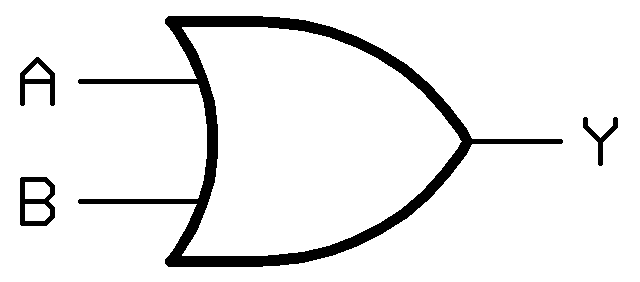


*(Quelle :* [*https://de.wikipedia.org/wiki/Datei:Logic-gate-and-us.png*](https://de.wikipedia.org/wiki/Datei:Logic-gate-and-us.png)*)*

|  |  |  |
| --- | --- | --- |
| A | B | Y |
| 0 | 0 | 0 |
| 0 | 1 | 0 |
| 1 | 0 | 0 |
| 1 | 1 | 1 |

Das AND-Gate verknüpft die Eingänge (A & B) so, dass der Ausgang (Y) nur einem «High» entspricht, wenn die A und B zur gleichen zeit auch «High» sind. Jede andere Kombination führt zu einem «Low» am Ausgang.

OR:

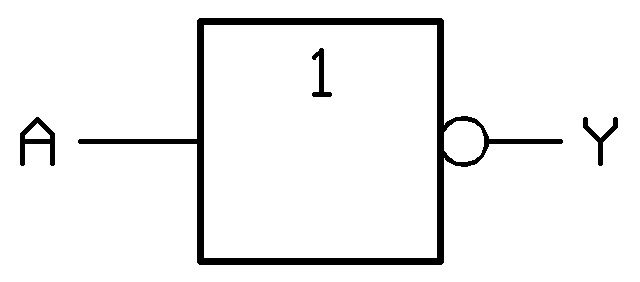


*(Quelle :* [*https://de.m.wikipedia.org/wiki/Datei:Logic-gate-or-us.png*](https://de.m.wikipedia.org/wiki/Datei:Logic-gate-or-us.png)*)*

|  |  |  |
| --- | --- | --- |
| A | B | Y |
| 0 | 0 | 0 |
| 0 | 1 | 1 |
| 1 | 0 | 1 |
| 1 | 1 | 1 |

Das OR-Gate verknüpft die Eingänge (A & B) so, dass der Ausgang (Y) einem «High» entspricht, wenn mindestens einer der Beiden Eingänge «High» ist.

NOT:



*(Quelle :* [*https://de.wikipedia.org/wiki/Datei:Logic-gate-inv-iec.png*](https://de.wikipedia.org/wiki/Datei:Logic-gate-inv-iec.png)*)*

|  |  |
| --- | --- |
| A | Y |
| 0 | 1 |
| 1 | 0 |

Das NOT-Gate besitzt nur einen Eingang (A). Das Gatter macht nichts anderes ausser dem Gegenteil von dem Eingang auszugeben.

### Möglichkeiten

Um zu überprüfen ob das Neuron auch lernt, soll es die Aufgabe von Logischen Gattern (AND, OR) übernehmen bzw. lernen. Um zu überprüfen, ob das Neuron in der Lage ist zu merken, wenn ein Eingang nicht benötigt wird, wird neben den notwendigen Eingängen auch noch ein überflüssiger Eingang benutzt, der Ignoriert werden soll. Wenn dies zuverlässig funktioniert, kann man davon ausgehen, dass das Neuron in der Lage ist bedingt komplexe Zusammenhänge zu approximieren und wichtige von nicht wichtiger Information zu unterscheiden.

### Unmöglichkeiten

Da das Neuron auf keinen Fall in der Lage ist Invertierungen (NOT-Gatter) zu imitieren, sind Kombinationen auf der Basis: «Wenn ein Eingang **nicht** eingeschaltet ist, dann…». Von vorherein ausgeschlossen und unmöglich für das Neuron zu erlernen.

Um es in Technischer Sprache zu sagen, das Neuron ist nicht in der Lage XOR, XNOR, NAND, NOR oder NOT Gatter zu erlernen, da nach dem Aufbau des Eingangs ([Inputs](#_Input)) immer ein Strom Zufluss herrschen muss.

## Bedingungen/Einschränkungen

Es gibt gewisse Probleme bei der Übersetzung vom Model in die reale Welt. Zum einen ist die Praxis nie perfekt. Bauteile haben Toleranzen, Unendlichkeiten gibt es nicht und es ist nicht möglich Spannungen auf eine einfache Art und Weise zu multiplizieren.

Die gewünschte Formel wird auch nicht in einer reinen Form vorkommen.

## Typ des Perceptrons (Vorteile gegenüber anderen Methoden)

Als Grundprinzip benutzen wir das Model eines Spiking-Perceptrons, was ein einzelnes Neuron mit einem pulsierenden, digitalen Ausgang darstellt.

Der Vorteil gegenüber anderen Methoden ist, es kommt der Biologie am nächsten und die Rückrechnung ist mit einzelnen Transistoren machbar.

Der Nachteil ist, es ist zeitabhängig. Was bedeutet, dass zeitlich alles gut aufeinander abgestimmt sein muss.

## Mathematischer Ansatz vorwärts Rechnung

Die Grundformen für den Kern des Neurons ist:

Wenn der Kern-Kondensator eine Gewisse Spannung erreicht wird ein «Spike» erzeugt, was am Ausgang ausgegeben wird. Dieser «Spike» wird durch eine Aktivierung Funktion erzeugt.

Sobald der Spike erzeugt wird, wird über den Discharge-Transitor auf 0V gezogen. Was zur folge hat, dass wenn der Input dauerhaft auf 5V gestellt ist, sich ein «Spike Train» mit einer Festen Frequenz bildet.

## Fehlerberechnung

Damit das Neuron überhaupt etwas lernt, muss eine Art Feedback vom Nutzer oder von der Umgebung kommen. Dafür wird ein Rückgabewert () verwendet. Mit diesem Rückgabewert kann die Gewichtung angepasst werden, in dem verändert wird.

: Kondensator am Gate des Transistors

: Spannung am Eingang

: Widerstand der die Ent-/Lade Geschwindigkeit des Kondensators angibt (Lern- Schrittgeschwindigkeit)

: Ziel Spike-Train, dass das Neuron erreichen soll

Da und zeitbegrenzte Pulse sind, wird der Kondensator nur ein klein wenig entladen/geladen was den Transistor am jeweiligen Eingang etwas mehr sperrt oder leitet. Dadurch können alle inputgewichte über die Zeit so eingestellt werden, dass dem Ausgang entspricht.

Dies ist natürlich nur bis zu einer gewissen Komplexität möglich. Vor allem da die eingangsströme nicht negativ sein können.

## Problematik von Theorie und Praxis

Die Grösste Problematik ist, dass das Speichern von Analogen Spannungen nur sehr schlecht geht und sehr störungsanfällig ist. Mann es

## Adaption von der Theorie zur Machbarkeit

## Neue Bedingungen und Nachteile

## Schema Blockschaltbild

Output

Schaltung

Stecker

- Sollwert für Output

- Rückrechnung Ein/Aus

- 3 Eingänge

# Detailiertes Gesamtschema von EAGLE



# Erklärung der Funktion

## Ganzes Neuron



Der Eingang (Input) verarbeitet die Spannung an den Eingängen bis und summiert sie. Das Zentrum (Core) des Neurons speichert die Werte des Eingangs über die Zeit bis die Aktivierung (Activation) einsetzt und das Zentrum zurückgesetzt wird.

Der Eingang bei der Fehlerberechnung (DeltaCalcV2) entspricht dem Sollwert zu Trainingszeiten. Der Ausgang bei der Aktivierung wird zu jedem Zeitpunkt beim Training mit dem Sollwert mittels der Fehlerberechnung verarbeitet und Der Eingang angepasst.

Das Neuron lernt somit über Zeit und der Eingang wird bei jedem Fehler um einen konstanten minimalen Schritt-Wert angepasst um ein Schwingen um den Idealwert zu vermeiden und um das Neuron robuster gegen einzelne Fehler in den Trainingsdaten zu machen.

## Input



Die Eingangsspannungen bis werden über die, zum Teil leitenden, Transistoren in spezifische Ströme umgewandelt und am Ausgang summiert.

Die Spannungen an den Kondensatoren Bestimmen wie stark die Transistoren durchsteuern. So kann der Widerstand der Transistoren kontrolliert werden. Die Spannung an den Kondensatoren wird über die Fehlerberechnung verändert.

### DeltaApply



Diese Teilschaltung ist für das Anpassen der Spannungen am Kondensator zuständig. Jeder Eingang besitzt eine solche Teilschaltung. Der Eingang Delta bestimmt ob der Core-Kondensator geladen oder entladen wird. Enable schaltet mit der Spannung am Transistor den Rückrechnungsvorgang ein oder aus.

## Core



Das Core besteht hauptsächlich aus einem Kondensator welcher über den Eingang aufgeladen wird. Für den Fall, dass keine Signale über die Eingänge bis kommen, sorgt der Widerstand dafür, dass sich der Kondensator langsam entlädt und nach einer gewissen Zeit der Kondensator wieder zurückgesetzt ist.

## Activation



Die Aktivierung ist dazu da, um zu bestimmen ob ein Signal weiter bzw. ausgegeben werden soll. Wenn die Spannung am Core (Kondensator) über die 2.5V steigt, schaltet der Vergleicher von 0V auf 5V über eine sehr kurze Zeit. Durch diese Rapide Änderung gibt es eine Spannungsspitze auf der anderen Seite des Kondensators. Diese Spannungsspitze wird über die zwei folgenden Transistoren verstärkt, damit das Ausgangssignal eine höhere Spannung erreichen kann und auch mehr Strom liefern kann.

Dieses Ausgangssignal wird über die Grüne Leiterbahn zurückgeführt und entlädt den Core (Kondensator) sehr schnell. Wodurch dieser wieder auf unter die 2.5V fällt und der Ausgang des Vergleichers wieder auf 0V schaltet. Danach beginnt der Vorgang von vorne.

Die Diode am Ausgang sorgt dafür, dass wenn der Ausgang des Vergleichers auf 0V ist, der Ausgang der Ganzen Schaltung einen Tri-state annimmt (Das bedeutet, dass kein Strom rückwärts in die Schaltung fliessen kann).

### Vergleicher OPV



Dies ist eine primitive Schaltung eines Komparators bzw. Vergleicher, welcher in der Elektronik eine Essentielle Rolle spielt. Er vergleicht die Eingänge + und – und schaltet den Ausgang auf 5V wenn die Spannung am + Eingang Grösser ist als die am – Eingang. Ist das umgekehrte der Fall wird der Ausgang auf 0V gesetzt.

## DeltaCalc



Die Delta-Calculation (DeltaCalc) ist dafür zuständig, zu entscheiden, ob der Ausgang (Ist-Wert) mit dem Soll-Wert übereinstimmt. Der Ausgang «Delta» von diesem Abschnitt gibt an, ob die Kondensatoren an den Eingängen bis geladen oder entladen werden sollen. Der Ausgang «En» (Kurz für Enable) von diesem Abschnitt sagt ob dieses Laden oder Entladen der Kondensatoren überhabt durchgeführt werden soll oder nicht.

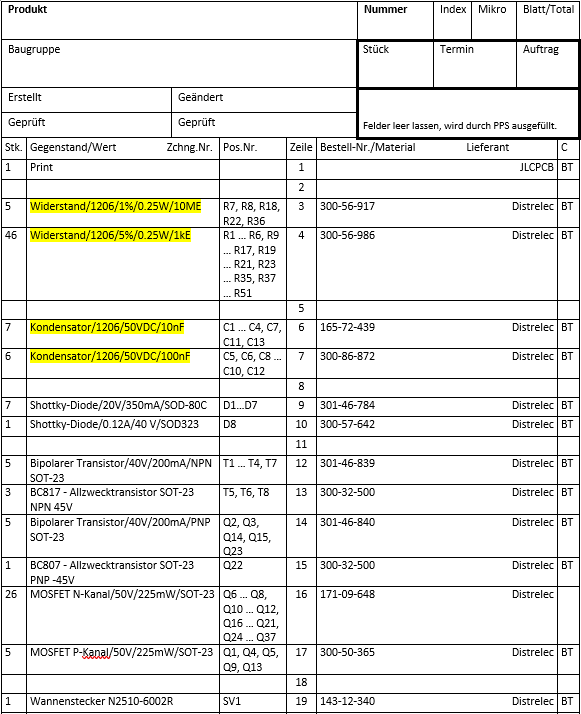
In Digital-technischer Sprache:

Der Ausgang «Delta» entspricht einem Und Gatter mit den Eingängen und . Der Ausgang «En» ist eine XNOR Verknüpfung von und . Sprich wen dann sollen keine Änderungen an den Kondensatoren vorgenommen werden.

# Layout/Bestückungsplan von EAGLE



# Stückliste



# Messungen

# Blockschaltbild des Versuchsaufbaus

Lichtsensor Wert

Schaltung

Schaltunggs Ausgang

User Feedback (Sollwert)

A/D Wandlung

Licht- steuer-ung

# Benutzeranleitung

# Abkürzungsverzeichnis

* EAGLE einfach anwendbarer Grafischer Layout Editor

Wir haben dieses Programm verwendet, um darin unser Schema zu zeichnen und den Print zu designen